

# Actualización de CPLD en Catalyst 9400 SVL Setup

## Contenido

---

[Introducción](#)

[Prerequisites](#)

[Requirements](#)

[Componentes Utilizados](#)

[Topología](#)

[Problema](#)

[Procedimiento de actualización](#)

---

## Introducción

Este documento describe un procedimiento paso a paso sobre cómo actualizar la versión de Complex Programmable Logic Device (CPLD) en una configuración de Catalyst 9400 StackWise Virtual Link (SVL).

## Prerequisites

### Requirements

Cisco recomienda tener conocimientos básicos de la configuración de Stackwise-Virtual en Catalyst 9400.

### Componentes Utilizados

La información de este documento se basa en las versiones de software y hardware de PID: C9404R.

Módulos:

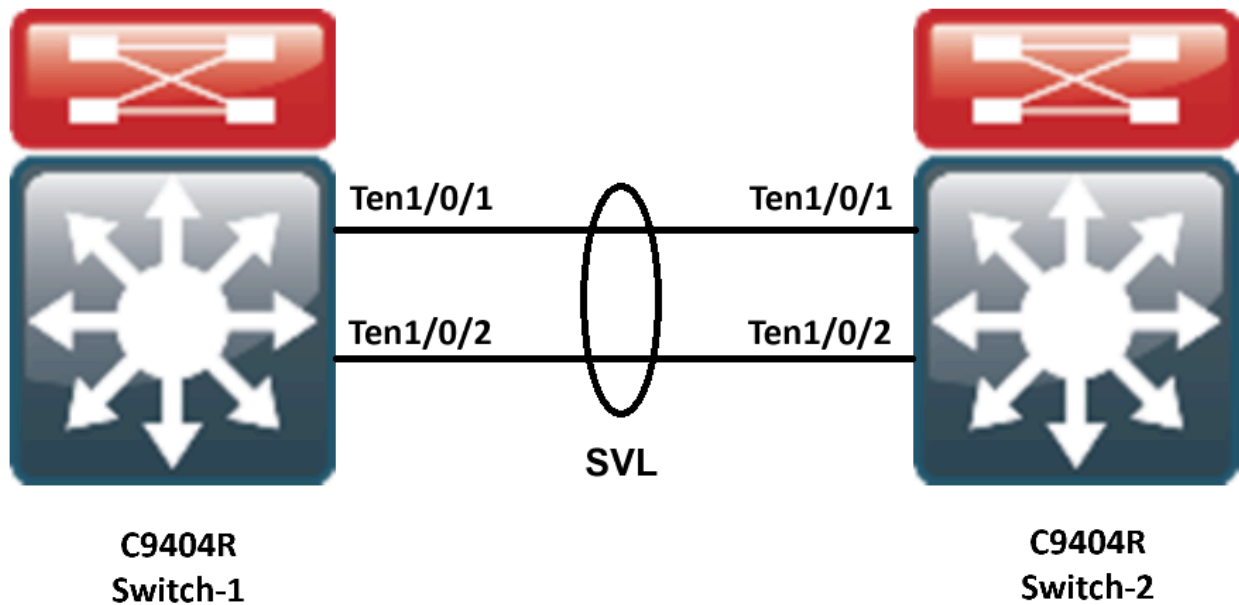
C9400-SUP-1XL

C9400-LC-24XS

Versión del software: 17.09.4a

La información que contiene este documento se creó a partir de los dispositivos en un ambiente de laboratorio específico. Todos los dispositivos que se utilizan en este documento se pusieron en funcionamiento con una configuración verificada (predeterminada). Si tiene una red en vivo, asegúrese de entender el posible impacto de cualquier comando.

# Topología



## Problema

En Catalyst 9400, mientras se actualiza la versión de Cisco IOS®, en algunos casos excepcionales, la versión CPLD del dispositivo no se actualiza. El CPLD y la versión Rommon para la versión particular se pueden verificar desde el enlace [https://www.cisco.com/c/en/us/td/docs/switches/lan/catalyst9400/software/release/17-13/release\\_notes/ol-17-13-9400/rommon\\_versions.html](https://www.cisco.com/c/en/us/td/docs/switches/lan/catalyst9400/software/release/17-13/release_notes/ol-17-13-9400/rommon_versions.html).

Consulte este fragmento de código:

```
<#root>
```

```
9400-1#show platform  
Chassis type: C9404R
```

```
Switch 1
```

Slot	Type	State	Insert time (ago)
1	C9400-LC-24XS	ok	00:05:00
1/0	C9400-LC-24XS	ok	00:00:56
2	C9400-SUP-1XL	ok	00:05:00
2/0	C9400-SUP-1XL	ok	00:00:53
R0			

```
ok, active
```

P1	C9400-PWR-3200AC	ok	00:04:38
P9	C9404-FAN	ok	00:04:37



Current Software state = ACTIVE

Uptime in current state = 4 minutes

Image Version = Cisco IOS Software [Cupertino], Catalyst L3 Switch Software (CAT9K\_IOSXE), Version 17.9

Technical Support: <http://www.cisco.com/techsupport>

Copyright (c) 1986-2023 by Cisco Systems, Inc.

Compiled Fri 20-Oct-23 10:44 by mcpre

BOOT = bootflash:packages.conf;

Peer Processor Information :

-----

Standby Location = Switch 2 >>>>>>>>>Switch 2 is standby

Current Software state = STANDBY HOT

Uptime in current state = 0 minutes

Image Version = Cisco IOS Software [Cupertino], Catalyst L3 Switch Software (CAT9K\_IOSXE), Version 17.9

Technical Support: <http://www.cisco.com/techsupport>

Copyright (c) 1986-2023 by Cisco Systems, Inc.

Compiled Fri 20-Oct-23 10:44 by mcpre

BOOT = bootflash:packages.conf;

Paso 2. Para actualizar la versión de CPLD utilice este comando:

```
<#root>
```

```
upgrade hw-programmable cpld filename bootflash: switch {1-2} RP active
```

```
<#root>
```

```
9400-1#
```

```
upgrade hw-programmable cpld filename bootflash: switch 2 R0
```

Firmware upgrade requires the SVL member to reload. Do you want to proceed?(y/n)y

Use cli 'redundancy reload peer' to upgrade the firmware on peer

```
9400-1#
```

```
redundancy reload peer
```

Stack is in Half ring setup; Reloading a switch might cause stack split

Reload peer [confirm]

Preparing to reload peer

Paso 3. Aquí puede ver que el CPLD se está actualizando:

<#root>

Chassis 2 reloading, reason - Admin reload CLI  
May 4 01:34:23.829: %PMAN-5-EXITACTION: R0/0: pvp:

Initializing Hardware.....

System Bootstrap, Version 17.10.1r, RELEASE SOFTWARE (P)  
Compiled Tue Aug 2 13:02:51 2022 by rel

Current ROMMON image : Primary  
Last reset cause : SoftwareResetTrig  
C9400-SUP-1XL platform with 16777216 Kbytes of main memory

**Starting System FPGA Upgrade .....**

**Programming SPI Primary image is completed.**

Authenticating SPI Primary image .....

IO FPGA image is authenticated successfully.

Programming Header .....

FPGA HDR file size: 12

Image page count: 1

Verifying programmed header .....

Verifying programmed header .....

Programmed header is verified successfully.

!!

Power Cycle is needed to complete System firmware upgrade.  
It takes ~7 mins to upgrade firmwre after power cycle starts.

DO NOT DISRUPT AFTER POWER C

Initializing Hardware.....

Initializing Hardware.....

System Bootstrap, Version 17.10.1r, RELEASE SOFTWARE (P)  
Compiled Tue Aug 2 13:02:51 2022 by rel

Paso 4. Confirme si el CPLD se actualiza en modo de espera:

<#root>

F241.24.02-9400-1#show platform  
Chassis type: C9404R

Switch 1

Slot	Type	State	Insert time (ago)
------	------	-------	-------------------



3. Reload the the standby

9400-1#

redundancy reload peer

## Acerca de esta traducción

Cisco ha traducido este documento combinando la traducción automática y los recursos humanos a fin de ofrecer a nuestros usuarios en todo el mundo contenido en su propio idioma.

Tenga en cuenta que incluso la mejor traducción automática podría no ser tan precisa como la proporcionada por un traductor profesional.

Cisco Systems, Inc. no asume ninguna responsabilidad por la precisión de estas traducciones y recomienda remitirse siempre al documento original escrito en inglés (insertar vínculo URL).